

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 04-220879

(43)Date of publication of application : 11.08.1992

(51)Int.Cl.

H04N 1/41

G06F 15/64

G06F 15/66

H04N 7/13

(21)Application number : 02-405161

(71)Applicant : CASIO COMPUT CO LTD

(22)Date of filing : 21.12.1990

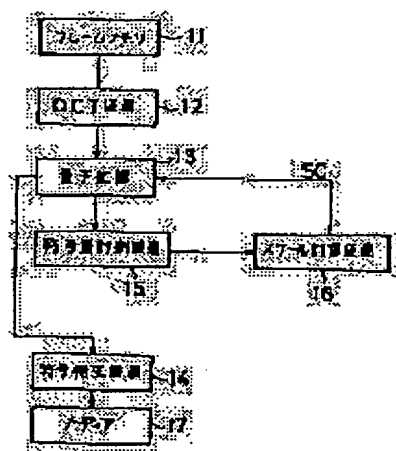
(72)Inventor : MATSUI SHINICHI

(54) QUANTIZING DEVICE

(57)Abstract:

PURPOSE: To decide an optimum quantization map even in any input picture by sampling a function between a code quantity and a scale exponentially, applying linear interpolation to sampled points so as to decide the scale.

CONSTITUTION: A picture data subject to discrete cosine transformation(DCT) by a DCT device 12 is quantized by using a quantization map to measure the quantity of a code quantity. A function of the code quantity and a scale is sampled exponentially and sampled points are subject to linear interpolation to decide a scale SC. The picture data subject to DCT is quantized by using a new quantization map based on the scale SC decided in this way.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平4-220879

(43) 公開日 平成4年(1992)8月11日

(51) Int.Cl. ⁸	識別記号	序内整理番号	F I	技術表示箇所
H 0 4 N 1/41	B	8839-5C		
G 0 6 F 15/64	4 0 0 J	8419-5B		
15/66	3 3 0 H	8420-5L		
H 0 4 N 7/13	Z	6957-5C		

審査請求 未請求 請求項の数1(全 4 頁)

(21) 出願番号 特願平2-405161

(22) 出願日 平成2年(1990)12月21日

(71) 出願人 000001443

カシオ計算機株式会社

東京都新宿区西新宿2丁目6番1号

(72) 発明者 松井 紳一

東京都東大和市桜が丘2丁目229番地 カ

シオ計算機株式会社東京事業所内

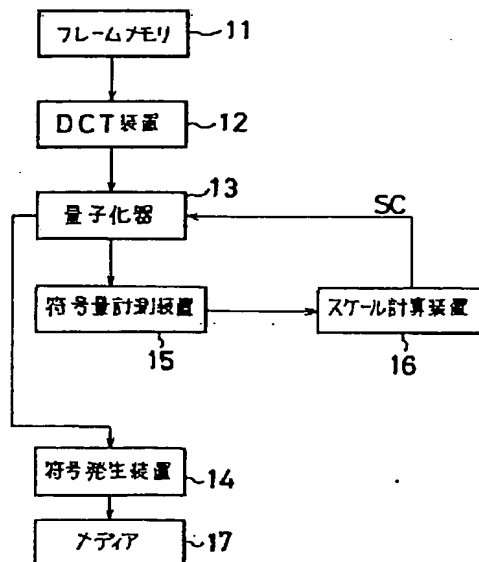
(74) 代理人 弁理士 鈴江 武彦

(54) 【発明の名称】 量子化装置

(57) 【要約】

【構成】 DCT (離散コサイン変換) を用いた画像圧縮装置において、DCTされた画像データを量子化マップを用いて量子化した符号量の大小を計測する。符号量とスケールとの関数を指数的にサンプルした点を直線補間してスケールを決定する。決定したスケールに基づいた量子化マップを用いてDCTされた画像データを量子化する。

【効果】 符号量とスケールとの関数を指数的にサンプルした点を直線補間してスケールを決定することにより、どのような入力画像においても最適な量子化マップが決定できるため、画質を向上することができる。



【特許請求の範囲】

【請求項1】 入力データを量子化マップを用いて量子化した符号量の大小を計測する符号量計測手段と、符号量とスケールとの関数を指数的にサンプルするサンプル手段と、このサンプル手段によりサンプルした点を直線補間する直線補間手段と、この直線補間手段によりスケールを決定するスケール決定手段と、このスケール決定手段により決定したスケールに基づいた量子化マップを用いて入力データを量子化する量子化手段とを具備することを特徴とする量子化装置。

【発明の詳細な説明】

【0001】

【産業上の利用分野】 本発明は例えば電子スチルカメラ等に用いられるDCT（離散コサイン変換）等の手法を用いた画像圧縮のための量子化装置に関する。

【0002】

【従来の技術】 DCTを用いた画像圧縮装置は、フレームメモリ上に蓄えられた画像データを、通常8×8画素のブロック毎に分割し、2次元DCTを実行した後、量子化しスキャン順に符号化する。一方、デコード側は逆量子化した後、2次元逆DCTを実行し出力画像を製作する。

【0003】 上記画像圧縮装置では、符号化に可変長符号を使用するため、一定の量子化装置を用いると、入力画像のアクティビティによりトータル符号量が大きくなって来る。そこで、全体の符号量を一定にするような符号制圧の必要性が生じた場合、難しいという問題が発生する。

【0004】 この問題を解決して全体の符号量を一定にする方法は量子化マップの特性を変化させることである。実際は基本量子化マップにスケールSCを掛けたものを新量子化マップとしてスケールSCの大きさにより新量子化マップをコントロールする。しかしながら、入力画像に応じたスケールSCが決定しにくい為、最適な量子化マップがなかなか見つからないという欠点があった。この欠点を解決するため、図6に示すように、実際に何点かのスケールSCでのトータル符号量tを計算してスケールSCとトータル符号量tとの予測関数 $t=f(SC)$ を補間作製し、定められたトータル符号量t。が与えられた時 $t_0=f(x)$ なるxを求めてスケールSCを定める方法が考えられている。実際には指数関数などで補間する方法などが考えられる。

【0005】

【発明が解決しようとする課題】 しかしながら、図6に示すように、スケールSCの性質として補間誤差により正しい値SC₁より予測値x₁が多少大きくなった場合はあまり問題はないが、正しい値SC₂よりも予測値x₂が小さい値になった場合は極端に画質が落ちると言う欠点があった。

【0006】 本発明は上記の実情に鑑みなされたもの

で、どのような入力画像においても最適な量子化マップが決定できることにより、画質を向上し得る量子化装置を提供することを目的とする。

【0007】

【課題を解決するための手段】 本発明は上記課題を解決するために、符号量とスケールとの関数を指数的にサンプルし、サンプルした点を直線補間してスケールを決定するものである。

【0008】

【作用】 上記手段により、符号量とスケールとの関数を指数的にサンプルした点を直線補間してスケールを決定することにより、どのような入力画像においても最適な量子化マップが決定できる。

【0009】

【実施例】 以下図面を参照して本発明の実施例を詳細に説明する。

【0010】 図1は本発明の一実施例でDCTを用いた画像圧縮装置を示す。即ち、フレームメモリ11は被写体を撮像した画像データを蓄える。フレームメモリ11から読み出された図2(A)に示す画像データはDCT装置12に入力される。このDCT装置12はフレームメモリ11から入力された画像データを、図2(B)に示すような例えば8画素×8画素のブロック毎に分割し、2次元DCTを実行した後、量子化器13に入力する。この量子化器13はDCT装置12から入力された図2(C)に示すような1ブロックに64個の成分 $x_{00} \sim x_{77}$ を、各成分毎に異なる64個のデータをもった基本量子化マップCMを用いて割り算して重み付けをする。例えば $x_{00} \div 16$, $x_{01} \div 61$, $x_{10} \div 72$, $x_{77} \div 99$ 等のように割り算をする。この場合、小数は四捨五入する。前記量子化器13で割る値は大きくなれば後で符号発生装置14で作り出す符号の量が減り、逆に小さくなれば符号の量が増える。したがって、全体の符号量を一定にするような符号制圧が生じた場合は、基本量子化マップCMにスケールSCを掛けたものを新量子化マップNMとし、スケールSCの大きさにより新量子化マップNMをコントロールする。前記量子化器13は量子化したデータを符号発生装置14及び符号量計測装置15に出力する。この符号量計測装置15は量子化器13から入力された量子化データから符号発生装置14で符号化すると全く同一のアルゴリズムで発生する符号の量だけを計算し、計算したデータはスケール計算装置16に出力される。符号量計測装置15は符号発生装置14より動作が速い。前記スケール計算装置16は符号量計測装置15から入力されたデータを基にベストスケールSCを求めて量子化器13に入力する。量子化器13はスケール計算装置16から入力されたスケールSCと基本量子化マップCMとの掛け算より得られた新量子化マップNMで、DCT装置12から入力されたデータ

3

【0011】図4はスケール計算装置16の動作フローを示す。すなわち、実際に4点のスケール $SC=1$, $SC=255$, $SC=20$, $SC=64$ でのトータル符号量 t を計算してスケール SC とトータル符号量 t との関数 $t=f_{\#}(SC)$ を補間作製して $f_{\#}$ を予測し、制圧したいトータル符号量 t_0 が与えられた時 $t_0=f_{\#}(x)$ なる x を計算してスケール SC を定める方法である。

【0012】図5は図4の $t=f_{\#}(SC)$ なる $f_{\#}$ を予測するブロックの詳細を示すフローである。即ち、スケール $SC=1$ のトータル符号量を T_1 , スケール $SC=255$ のトータル符号量を T_{255} , スケール $SC=20$ のトータル符号量を T_{20} , スケール $SC=64$ のトータル符号量を T_{64} とする。而して、 $t_0 < T_{64}$ であれば、 $x=255-(t_0-T_{255})/(255-68)/(T_{64}-T_{255})$

として直線補間する。又、 $t_0 < T_{20}$ であれば、 $x=64-(t_0-T_{64})/(64-20)/(T_{20}-T_{64})$

として直線補間する。又、 $t_0 < T_{20}$ でなければ、 $x=20-(t_0-T_{20})/(20-1)/(T_1-T_{20})$

として直線補間する。

【0013】図3は実際に測定した関数 $t=f(SC)$ 及びスケール $SC=1$, $SC=255$, $SC=20$, $SC=64$ を指数的に選びそれらの間を直線補間した関数 $t=f_{\#}(SC)$ を示す。このような直線補間によれば、下に凸な実際の関数を直線補間するため必ず補間値は正しい値よりも大きくなる。又、指数関数的な減少をしているため大きな補間誤差は発生しないなどの利点がある。このようにして補間された関数は単調減少であるため与えられたトータル符号量 t に関して関数 $t=f_{\#}(SC)$ なるスケール SC を求めることができる。図1の符号発生装置14は量子化器13から入力された量子

4

化データをスキャン順に符号化してメディア17に入力する。

【0014】次に、デコード側について説明する。メディア17から出力されたスキャン順に符号化された符号は復号装置によりもとのデータに復号され、逆量子化器に出力される。逆量子化器は復号装置から入力されたデータに量子化器13と逆演算を実行して逆量子化した後逆DCT装置に出力する。逆DCT装置は逆量子化器から入力されたデータに2次元逆DCTを実行し画像データとしてフレームメモリに入力する。尚、画像データを変換する手法はDCTに限定されない。

【0015】

【発明の効果】以上述べたように本発明によれば、符号量とスケールとの関数を指数的にサンプルした点を直線補間してスケールを決定することにより、どの様な入力画像においても最適な量子化マップが決定できるため、画質を向上することができる。

【図面の簡単な説明】

【図1】本発明の一実施例を示す構成説明図である。

【図2】本発明の一実施例の動作を説明するための説明図である。

【図3】本発明に係る直線補間による関数と実際の関数の一例を示す特性曲線図である。

【図4】本発明に係るスケール計算装置の動作の一例を示すフローチャートである。

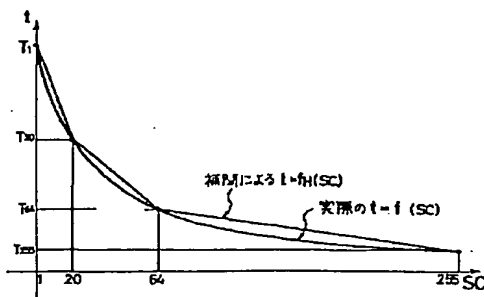
【図5】本発明に係る直線補間の動作の一例を示すフローチャートである。

【図6】従来の予測関数と実際の関数の一例を示す特性曲線図である。

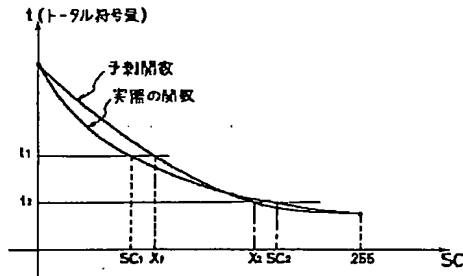
【符号の説明】

11…フレームメモリ、12…DCT装置、13…量子化器、14…符号発生装置、15…符号量計測装置、16…スケール計算装置、17…メディア。

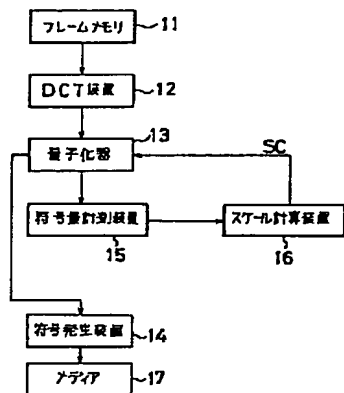
【図3】



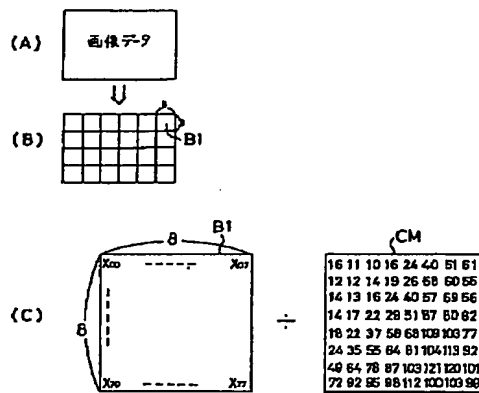
【図6】



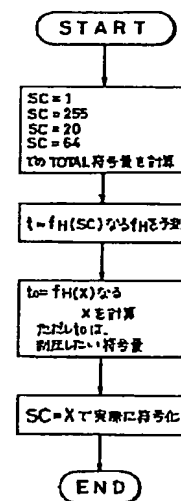
【図1】



【図2】



【図4】



【図5】

